Da li ste našli grešku?	13
0 autoru	13
0 tehničkim istraživanjima	14
Sa zadnjih korica	16
Kako čitati knjigu	17
Slike	17
Specifikacija zahteva	18
Zašto KiCad?	19
Deo 1: Brzi uvod u dizajn štampanih ploča	22
Poglavlie 1 • Šta je štampana ploča?	
Poglavlie 2 • Postupak dizaina štampane ploče	
Poglavlje 3 • Projzvodnja	31
Poglavlje 5 • Flotzvolnja	
Poglavlje 7 - Instalacija	
rogiavije 5 • riinen kičau projekata	
Deo 2: Praktični put kroz kičad na veoma jednostavnom projektu	
Poglavlje 6 • Uvod u ovaj odeljak	43
Poglavlje 7 • Početak KiCada	43
Poglavlje 8 • Električne šeme u Eeschema	46
8.1 List električne šeme	47
Page layout description file	49
8.2 Tasteri na mišu i kombinacije tastera za prečice	49
8.3 Tasteri i meniji Eeschema	52
Leva traka sa alatima	52
Desna traka alata	55
lzbor porta napajanja (power port)	57
Alati za žičenje i brisanje	59
Alat za spojeve (junction)	61
Text alatka	63
Alat za crtanje linija i poligona (Graphics line tool)	65

Gornja traka alata	66
Brzi pregled gornje trake	66
Pregled biblioteka	67
Anotator	69
Provera električnih pravila (ERC)	71
Cvpcb: pridruživanje otisaka komponentama (footprint)	74
Kreirajte fajl 'Netlist'	77
Statusna linija (Status bar)	79
Meni	81
Poglavlje 9 • Izgled u Pcbnew (Layout)	84
9.1 • Korisnički interfejs	85
9.2 • Stranica izgleda (Layout)	86
9.3 Tasteri na mišu i tasteri za prečice (Hotkeys)	89
9.4 • Meniji i linije alata u Pcbnew	95
Leva linija alata	96
Gornje alatke	98
Uvoz Netliste (import)	99
Pomeranje otiska (footprint-a)	100
Provera dizajna (DRC)	102
Crtanje za Gerber fajl (Plot for Gerber)	107
Izbor sloja (Layer Chooser)	110
Desna linija alata	112
Standardni način rada (standard mode)	112
lsticanje mreža čvorova (Net highlighter)	113
Dodavanje otiska (add footprint)	114
Žičenje (Wiring)	119
Zone ispune i zabranjeni prostori /'fill zone' , odnosno 'keep-out zone'/	122
lsecanje ivica (Edge cut)	124
Grafika	132
Tekst	134
Layers Manager (upravljanje slojevima)	138

Statusna linija	140
Meni	141
File	142
Edit	144
View	147
Setup	149
Design Rules Editor	149
Layers Setup	151
Ostale postavke	152
Place	155
Route (određivanje putanja vodova)	155
Interactive Routing	156
Alati	161
Preferences	163
General	165
Display	165
Language – Jezik	166
Hotkeys (tasteri prečica)	167
Deo 3: Principi dizajna i osnovni koncepti	168
Poglavlje 10 • 0 ovom delu	
Poglavlje 11 • Simboli na šemama	169
Poglavlje 12 • Ključni pojmovi štampanih ploča	170
12.1 FR4	170
12.2 Vodovi - veze (trace-tracks)	171
12.3 Stopice i otvori	172
12.4 Via	174
12.5 Annular ring (kružni prsten)	175
12.6 Lemna maska (Soldermask)	175
12.7 Sito štampa (Silkscreen) — beli film	176
12.8 Burgije, bušenje i tačnost bušenja (drill bit/drill hit)	177
12.9 Površinske komponente (SMD)	177

12.11 Panel	
12.12 Lemne paste i lemne sito paste	
12.13 Pick-and-place	
Poglavlje 13 • Tok dizajna električnih šema	183
13.1 Korak 1: Postavka	
13.2 Korak 2: Simboli	
13.3 Korak 3: Postavljanje i označavanje simbola	
13.4 Korak 4: Žičenje	
13.5 Korak 5: Čvorovi (nets)	
13.6 korak 6 Provera električnih pravila (ERC)	
13.7 Korak 7. Komentari	
13.8 Korak 8. Netlist	
Poglavlje 14 • Tekući dijagram dizajna izgleda štampane pločice	191
14.1 Korak 1: Postavke	
14.2 Korak 2: Dimenzije pločice i mehanička ograničenja	
14.3 Korak 3: Postavka komponenti	
14.4 Korak 4: Rutiranje (routing)	
14.5 Korak 5: Bakarna ispuna	
14.6 Korak 6: Silkscreen	201
14.7 Korak 7 Provera pravila dizajna (DRC)	
14.8 Korak 8: Proizvodnja	
Poglavlje 15 • Dodatna razmatranja o dizajnu	206
15.1 Oblik i veličina	206
15.2 Slojevi	208
15.3 Vodovi – veze (traces)	209
Dužina	209
Uglovi	209
Težina	209
Širina	210
Blizina (Proximity)	210

Deo 4: Projekti	211
Poglavlje 16 • O ovom delu	211
Poglavlje 17 • Projekat 1: Dizajn pločice štampanih veza jednostavnog napajanja za eksperimentalnu pločicu	212
17.1 Šetnja kroz jednostavni projekat	212
Šta pravite i spisak delova	212
Šta ćete naučiti	216
Skladište projekta	217
17.2 Električna šema: Eeschema	217
Korak 1: Postavka	218
Korak 2: Simboli	219
Korak 3: Arrange - razmeštaj	222
Annotate – jednoznačno označavanje	223
Associate – pridruživanje	224
Korak 4: Žičenje	230
Korak 5: Čvorovi (Nets)	233
Korak 6: Provera električnih pravila (ERC)	235
Korak 7: Komentari	235
Korak 8: Netlist	236
17.3 Izgled otiska u Pcbnew	237
Korak 1 postavka	237
Korak 2: lvice ploče i ograničenja	241
Korak 3: postavljanje komponenti	244
Korak 4: Rutiranje	247
Korak 5: Ispuna bakrom	250
Korak 6: Sito štampa	253
Korak 7: Provera pravila dizajna (DRC)	255
Korak 8: Proizvodnja	256
17.4 Proširenja projekta	256

Poglavlje 18 • Projekt 2: Dizajn malog Raspberry Pi HAT	257
18.1 Šta ćete napraviti i spisak delova	257
18.2 Ša ćete naučiti	258
18.3 Projektno skladište	258
18.4 Crtanje šeme u Eeschema	259
Korak 1: Postavka	259
Korak 2: Simboli	
Korak 3: Arrange, Annotate, Associate	
Raspored komponenti (Arrange)	
Designacija (Annotete)	
Pridruživanje otisaka (Associate)	
Korak 4: Žičenje	
Korak 5: Nets	
Korak 6: Provera električnih pravila (ERC)	
Korak 7: Komentari	268
Korak 8: Netlist	269
18.5 Raspodela otisaka u Pcbnew	
Korak 1: Postavka	
Korak 2: Spoljni oblik i ograničenja	271
Korak 3: Razmeštaj komponenti	272
Korak 4: Rutiranje	273
Korak 5: Bakarna ispuna	274
Korak 6: Sito štampa (silkscreen)	275
Korak 7: Provera pravila dizajna (DRC)	277
Korak 8: Proizvodnja	278
Poglavlje 19 • Projekt 3: Arduino klon sa ugrađenim EEPROM-om od 512K i takt modulom	281
19.1 Detalji projekta	
19.2 Skladište projekta	
19.3 Električna šema u Eeschema	
Korak 1: Postavka	
Korak 2: Simboli	

Korak 3: Arrange, Annotete, Associate	286
Aranžiranje	286
Designacija	287
Pridruživanje otisaka	287
Korak 4 i 5: Žičenje i čvorovi	
Korak 6: Provera električnih pravila (ERC)	291
Korak 7: Komentari	291
Korak 8: Netlist	292
19.4 Raspored otiska u Pcbnew	293
Korak 1: Postavka	293
Koraci 2 + 3: Kontura pločice, ograničenja i raspodela komponenata	294
Korak 4: Rutiranje	298
Upotreba autorutera — dva sloja	298
Upotreba autorutera – četiri sloja	
Dva sloja ili više?	302
Korak 5: Bakarna ispuna	302
Korak 6: Sito štampa	303
Korak 7: Provera pravila dizajna	304
Korak 8: Proizvodnja	305
Deo 5: Recepti	306
Poglavlje 20 • Dodavanje biblioteke simbola električnih šema u program Eeschema	306
Poglavlje 21 • Dodavanje biblioteke otisaka u Pcbnew	311
Poglavlje 22 • Korišćenje biblioteka otisaka kada niste priključeni na internet	315
Poglavlje 23 • Korišćenje biblioteka simbola kada niste na internetu	317
Poglavlje 24 • Pravljenje zabranjene zone	319
Poglavlje 25 • Pravljenje bakarne ispune	320
Poglavlje 26 • Kako izračunati širinu voda	323
Poglavlje 27 • Posebna pravila dizajna i promena širine vodova	325

Poglavlje 28 • Kreiranje posebnih pravila dizajna za određene čvorove
Poglavlje 29 • Kako ubaciti tekst i jednostavnu grafiku na beli film
Poglavlje 30 • Kako dodati logo na sito štampu335
Poglavlje 31 • Kako da štampanu pločicu proizvedete kod firme Oshpark
Poglavlje 32 • Kako napraviti i ispitati Gerber fajlove342
Poglavlje 33 • Kako da proizvedete štampanu pločicu kod PCBWay-a
Poglavlje 34 • Zaobljeni uglovi
Poglavlje 35 • Montažne rupe i otvori354
Poglavlje 36 • Kreiranje simbola
Poglavlje 37 • Modifikacija postojećeg simbola368
Poglavlje 38 • Ručno pravljenje novog otiska
Kontura gornjeg sloja za fabrikaciju - Front Fabrication layer ('F.Fab') — outline
Stopice
Front Courtyard layer ('F.CrtYd') — Gornji granični sloj
Gornja sito štampa (Front Silkscreen)
Tidy up – Pospremanje
Save the footprint – memorisanje otiska
Test the footprint – test otiska
Poglavlje 39 • Kreiranje novog otiska uz pomoć odgovarajućeg alata (wizard)
Poglavlje 40 • Modifikacija postojećeg otiska
Poglavlje 41 • Upotreba rutera
Poglavlje 42 • Kako napraviti spisak materijala
Poglavlje 43 • Kako dizajnirati željeni izgled stranice401
Poglavlje 44 • Kako koristiti hijerarhijske strane 408
Poglavlje 45 • Kako upotrebiti diferencijalni par412
Poglavlje 46 • Interaktivni ruter416
Poglavlje 47 • Pravljenje jedinstvenih izreza pločice420

Poglavlje 48 • Upotreba Git za kontrolu verzije	
Prebacivanje vašeg skladišta na Github	431
Overa (Authentication)	434
Poglavlje 49 • Kreiranje višeslojne štampane pločice	436
Poglavlje 50 • Kako koristiti sabirnice	440
Poglavlje 51 • Kako ažurirati električnu šemu i dizajn (sa Git-om)	
Poglavlje 52 • Pojedinačno pokretanje KiCad aplikacija	
Poglavlje 53 • Pravljenje nove verzije štampane pločice bez izmene originala	450
Poglavlje 54 • Pravljenje štampane pločice bez šeme	457
Poglavlje 55 • Kako podesiti tekst editor i zašto	459
Poglavlje 56 • Kako instalirati trodimenzionalne oblike	461